

Rechnerarchitektur und Eingebettete Systeme <i>Computer Architecture and Embedded Systems</i>							Modulnummer:		
Bachelor Pflicht <input type="checkbox"/> Winf-Schwerpunkt-Pflicht <input type="checkbox"/> Winf-Schwerpunkt-Wahlpflicht <input type="checkbox"/> Winf-Wahl <input type="checkbox"/>				Schwerpunkt Computational Finance <input type="checkbox"/> E-Business <input type="checkbox"/> IT-Management <input type="checkbox"/> Logistik <input type="checkbox"/>					
Anzahl der SWS	V 2	UE 2	K 0	S 0	Prak. 0	Proj. 0	Σ 4	Kreditpunkte: 6	Turnus i. d. R. angeboten in jedem WiSe
Formale Voraussetzungen: -									
Inhaltliche Voraussetzungen: Technische Informatik 1									
Vorgesehenes Semester: ab 5. Semester									
Sprache: Deutsch									
Ziele: <ul style="list-style-type: none"> • Den detaillierten Aufbau moderner Rechner analysieren und erklären können • Den modernen Systementwurf analysieren können • Die Funktionsweise von Compilern und Codegenerierung grundlegend verstehen • Syntheseansätze für Hardware kennen und darstellen können • Qualität von Systementwürfen beurteilen können • Aufgabenlösungen und Beispiele in den wöchentlichen Tutorien eigenständig bearbeiten und präsentieren können • Probleme beim Entwurf eines komplexen Systems selbständig erkennen können 									
Inhalte: Aufbau eines Rechners <ul style="list-style-type: none"> • Maschinensprachen • Datenpfad und Kontrollpfad • Pipelining Systementwurf - Modelle und Methoden <ul style="list-style-type: none"> • Zielarchitekturen für HW/SW-Systeme • Allokation, Bindung, Ablaufplanung • Partitionierung Software-Entwurf <ul style="list-style-type: none"> • Compiler • Codegenerierung • Registerallokation Hardware-Entwurf <ul style="list-style-type: none"> • Synthese • Verifikation • Verdrahtung • Test Schätzung der Entwurfsqualität									

Unterlagen (Skripte, Literatur, Programme usw.):

- T. Flik, Mikroprozessortechnik und Rechnerstrukturen, 7. Aufl., Springer, 2005
- B. Becker, R. Drechsler, P. Molitor, Technische Informatik – Eine Einführung, Pearson Studium, 2005
- R. E. Bryant, D. O'Hallaron, Computer Systems, Prentice Hall, 2003
- A. S. Tanenbaum, J. Goodman, Computerarchitektur, 4. Aufl., Pearson Studium, 2001
- H. Wuttke, K. Henke, Schaltsysteme, Pearson Studium, 2002
- W. Stallings, Computer Organization & Architecture, Prentice Hall, 2002
- C. Siemers, A. Sikora, Taschenbuch Digitaltechnik, Fachbuchverlag Leipzig, 2002
- T. Beierlein, O. Hagenbruch, Taschenbuch Mikroprozessortechnik, Fachbuchverlag Leipzig, 2001
- D. Patterson, J. Hennessy, Computer Organization & Design - The Hardware/Software Interface, Morgan Kaufmann Publishers, 1997
- Axel Sikora, Rolf Drechsler, Software-Engineering und Hardware-Design, Carl Hanser Verlag, 2002
- Jürgen Teich, Digitale Hardware/Software-Systeme, Springer, 1997

Form der Prüfung:

i.d.R. Bearbeitung von Übungsaufgaben und Fachgespräch oder mündliche Prüfung

Arbeitsaufwand	Präsenz	56 h
	Übungsbetrieb/Prüfungsvorbereitung	124 h
	Summe	180 h

Lehrende:
Prof. Dr. R. Drechsler

Verantwortlich:
Prof. Dr. R. Drechsler