

Moderne Aspekte der Rechnerarchitektur <i>Modern Aspects of Computer Architecture</i>							Modulnummer:		
Bachelor Pflicht/Wahl <input checked="" type="checkbox"/> Wahlpflicht <input type="checkbox"/> Wahl <input type="checkbox"/> Sonderfall <input type="checkbox"/>				Modulbereich: Pflicht					
Anzahl der SWS	V	UE	K	S	Prak.	Proj.	Σ	Kreditpunkte: 4	Turnus i. d. R. angeboten alle 2 Semester
	0	0	0	2	0	0	2		
Formale Voraussetzungen: Keine									
Inhaltliche Voraussetzungen: -									
Vorgesehenes Semester: ab 1. Semester									
Sprache: Deutsch									
Ziele: <ul style="list-style-type: none"> • Die stetige Miniaturisierung im digitalen Schaltkreisentwurf kennen • Die damit verbundenen Herausforderungen im Schaltkreisentwurf verstehen und erklären können • Anpassungen im Entwurfsablauf verstehen und erklären können, um die Anforderungen an Zuverlässigkeit und Korrektheit der nächsten Generation von Schaltkreisen zu erfüllen • Aktuelle Forschungsthemen verstehen und diskutieren können • Ergebnisse der Recherche/Implementierung in einem Vortrag präsentieren können • Ergebnisse der Recherche/Implementierung in einer schriftlichen Ausarbeitung präsentieren können 									
Inhalte: Anhand von Originalarbeiten werden neuere Themen aus der Forschung und Entwicklung behandelt. Hierzu zählen zum Beispiel die Architekturen neuester General-Purpose-Rechner, von Spezialrechnern oder die Berücksichtigung von Korrektheit, Robustheit und Fehlerbeseitigung im Entwurfsablauf.									
Unterlagen (Skripte, Literatur, Programme usw.): Wissenschaftliche Originalarbeiten sowie Sekundärliteratur je nach Thema									
Form der Prüfung: Vortrag und schriftliche Ausarbeitung									
Arbeitsaufwand		Präsenz			28 h				
		Vortrag vorbereiten/Ausarbeitung schreiben			92 h				
		Summe			120 h				
Lehrende: Prof. Dr. R. Drechsler, Prof. Dr. G. Fey					Verantwortlich: Prof. Dr. R. Drechsler				