

Modulbezeichnung	Technische Informatik 1								
Modulverantwortliche(r)	Prof. Dr. R. Drechsler								
Modulart	Pflicht/Wahl <input checked="" type="checkbox"/> Wahlpflicht <input type="checkbox"/>								
Spezialisierungsbereich									
Dauer des Moduls	1 Semester								
Kreditpunkte	8 CP								
Arbeitsaufwand	<table style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 60%;">Berechnung des Workloads</td> <td style="width: 40%;"></td> </tr> <tr> <td>Präsenz</td> <td style="text-align: right;">84 h</td> </tr> <tr> <td>Übungsbetrieb/Prüfungsvorbereitung</td> <td style="text-align: right;">156 h</td> </tr> <tr> <td>Summe</td> <td style="text-align: right; border-top: 1px solid black;">240 h</td> </tr> </table>	Berechnung des Workloads		Präsenz	84 h	Übungsbetrieb/Prüfungsvorbereitung	156 h	Summe	240 h
Berechnung des Workloads									
Präsenz	84 h								
Übungsbetrieb/Prüfungsvorbereitung	156 h								
Summe	240 h								
Turnus des Moduls	angeboten in jedem SoSe								
Voraussetzung für die Teilnahme	Keine <input checked="" type="checkbox"/> Folgende								
Lehr- und Lernformen	Seminar <input type="checkbox"/> Vorlesung <input checked="" type="checkbox"/> Tutorium <input checked="" type="checkbox"/> Praktikum <input type="checkbox"/> Projekt <input type="checkbox"/>								
Lernziele	<ul style="list-style-type: none"> • Grundlegende Konzepte moderner Rechner wiedergeben und erläutern können • Schaltkreismodellierung durch Boolesche Funktionen verstehen und erklären können • Hardware-Realisierungen von arithmetischen Funktionen darstellen können • Modellierung und Optimierungsansätze integrierter Schaltkreise umreißen können • Rechnersysteme anhand der eingeführten Konzepte selbständig beurteilen können • Unterschiedliche Hardware-Realisierungen unter den eingeführten Optimierungskriterien bewerten können • In Gruppen Probleme analysieren, gemeinsam Lösungsstrategien entwickeln und präsentieren können 								

Lerninhalte	<p>I. Rechnerarchitektur</p> <ol style="list-style-type: none"> 1. Rechnersichtweisen: Ebenen und Sprachen, Hierarchie, Compiler, Interpreter 2. Aufbau und Funktionsweise: Hardware, Software, Firmware, Aufbau eines von-Neumann-Rechners, Arbeitsspeicher, Speicherzelle, Arbeitsweise eines Prozessors, Speicher, I/OBusse 3. Befehlssatz: RISC, CISC, Designprinzipien 4. Pipelining 5. Speicher: Hierarchie, Organisation, Caches, Hintergrundspeicher 6. Parallelität: Ausprägungen, Klassifikation von parallelen Rechnerarchitekturen, Exkurs über Verbindungsstrukturen <p>II. Digitale Schaltungen:</p> <ol style="list-style-type: none"> 1. Schaltkreise: Technologien, Definition, Kosten, Semantik von kombinatorischen Schaltkreisen, Simulation, Teilschaltkreise, Hierarchischer Entwurf, Beispiele 2. Kodierung: Zeichen, Zahlen, Zahlensysteme, Übertragung, Fehlerkorrektur, HammingCode, Huffman-Code, Festkommadarstellungen, Zahlendarstellung durch Betrag und Vorzeichen, Einer-/Zweierkomplement-Darstellung, Gleitkommadarstellung (IEEE-754 Format) 3. Boolescher Kalkül: Funktion, Algebra, Ausdrücke, alternative Funktionsdarstellung, z.B. durch Entscheidungsdiagramme 4. Zweistufige Schaltungen: Logiksynthese, Implikanten, Primimplikanten, Minimierung, Quine/McClusky, Überdeckungsproblem 5. Integrierte Schaltungen, arithmetische Schaltungen, ALU 6. Schaltungen mit speichernden Elementen
Prüfungsformen	i.d.R. Bearbeitung von Übungsaufgaben, Präsentation mindestens einer Lösung im Tutorium und Fachgespräch
Literatur	<ul style="list-style-type: none"> ● B. Becker, R. Drechsler, P. Molitor, Technische Informatik – Eine Einführung, Pearson Studium, 2005 ● A. S. Tanenbaum, J. Goodman, Computerarchitektur, 4. Aufl., Pearson Studium, 2001 ● H. Wuttke, K. Henke, Schaltsysteme, Pearson Studium, 2002 W. Stallings, Computer Organization & Architecture, Prentice Hall, 2002 ● C. Siemers, A. Sikora, Taschenbuch Digitaltechnik, Fachbuchverlag Leipzig, 2002 ● T. Beierlein, O. Hagenbruch, Taschenbuch Mikroprozessortechnik, Fachbuchverlag Leipzig, 2001 ● D. Patterson, J. Hennessy, Computer Organization & Design - The Hardware/Software Interface, Morgan Kaufmann Publishers, 1997